PATENT ABSTRACTS OF JAPAN

(11)Publication number:

02-260925

(43) Date of publication of application: 23.10.1990

(51)Int.Cl.

H04B 7/08

H04J 1/00

(21)Application number : **01-082029**

(71)Applicant: TOSHIBA LIGHTING & TECHNOL

CORP

(22)Date of filing:

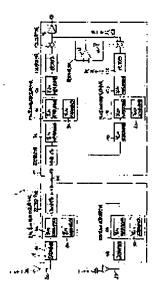
31.03.1989

(72)Inventor: OKADA KAZUHIRO

(54) DIVERSITY RECEIVER

(57)Abstract:

PURPOSE: To prevent the large attenuation of signals by converting and mixing the signals received by plural antennas into the signals of different frequencies; distributing, converting and detecting them again, and selecting the strongest signal by a selection means. CONSTITUTION: The signals received by two antennas 3a and 3b are changed into the signal of 40MHz in a frequency mixer 6a, and the signal of 35MHz in a frequency mixer 6b, and they are mixed in a mixer 22. Then, they are transmitted in one coaxial cable 18 and are distributed in the signal of the first intermediate frequency of 40MHz and the signal of the first intermediate frequency of 35MHz in a distributor 23. The signals of the same intermediate frequency of 10.7MHz



are formed, and they are respectively detected in detectors 11a and 11b. When the signal detected in one detector 11a is strong, an analogue switch 12a is turned on, and the other analogue switch 12b is turned off by the output of a comparator 13 through an inverter gate 14. Thus, the stronger signal is amplified in an amplifier 15 so as to be outputted.

⑲ 日本国特許庁(JP)

① 特許出願公開

[®] 公 開 特 許 公 報 (A) 平2-260925

5 Int. Cl. 5

識別記号

庁内整理番号

④公開 平成2年(1990)10月23日

H 04 B 7/08 H 04 J 1/00 С

8226-5K 8226-5K

審査請求 未請求 請求項の数 1 (全5頁)

図発明の名称 ダイバシティ受信装置

②特 願 平1-82029

②出 願 平1(1989)3月31日

⑩発明者 岡田 量裕

東京都港区三田1丁目4番28号 東芝電材株式会社内

⑩出願人東芝電材株式会社東京都港区三田1丁目4番28号

砂代 理 人 弁理士 樺 沢 襄 外3名

明 钿 曹(3)

1. 発明の名称

ダイパシティ受信装置

- 2. 特許請求の範囲
 - (1) 複数設けられたアンテナと、

これらアンテナに対応して設けられこれらアンテナで受信された信号をそれぞれ異なる周波数の信号に変換する第1の周波数変換手段と、

これら第1の周波数変換手段で変換された信号を混合する混合手段と、

この混合手段で混合された信号を前記第1の 周波数変換手段で変換された周波数毎の信号に分配する分配手段と、

この分配手段で分配された信号をそれぞれ同一の周波数の信号に変換する第2の周波数変換手段と、

これら第2の周波数変換手段で変換された信号をそれぞれ検波する検波手段と、

これら検波手段でそれぞれ検波された信号のうち最も強い信号を選択する選択手段と、

この選択手段で選択された信号を出力する出力手段と

を具備したことを特徴とするダイバシティ受 借装置。

3. 発明の詳細な説明

(発明の目的)

(産業上の利用分野)

本発明はダイバシティ受信装置に関する。

(従来の技術)

従来のこの種のダイバシティ受信装置は、た とえば第2図に示す構成が採られている。

この第2図に示す受信部1は、それぞれ同語的ケーブル21、20を介してそれぞれアンテナ31、30に接続されている。そしてこれら同軸する周周で増幅器(1、20は、それぞれ受信信号を増幅する周囲で増幅器(1、40に接続され、10は、第1の周波を提して第2の中間周波を行る第1の周波を混合器(1、60に接続され、これら周波数混合器(1、60はこれら第1の中間周波を

増幅する第1の中間周波増幅器1:, 1bにそれぞれ 接続されている。また、これら第1の中間周波数 増幅器 71. 76は、第2の局部発振器 8とともに、 2 つの信号を混合し周波数を変換して第2の中間 周波の信号を作成する第2の周波数混合器 91. 9b に接続され、これら周波数混合器 91、9bは、第2 の中間周波の信号を増幅する第2の中間周波増幅 器 10: , 10b を介して、第2の中間周波の信号を 検波する検波器 114 , 118 に接続されている。さ らに、この検波器111,116 はいずれか一方の出 力のみ出力させるアナログスイッチ!21. 12b に 接続されるとともに、いずれか一方の強い信号を いずれかのアナログスイッチ12: . 12b に出力さ せるコンパレーター3の入力端に接続され、コンパ レータの出力端はそのまま一方のアナログスイッ チ12:の制御端子に接続されるとともに、インバ - タゲート14を介して他方のアナログスイッチ 121の制御端子に接続され、アナログスイッチ 121 . 126 の出力は増幅器 [5に接続されている。 そうして、2つのアンテナ31、3bで入力された信

母のうち、いずれかの強い信号を出力を選択して 出力している。

(発明が解決しようとする課題)

そして、周波数 40 MH: 程度の場合、同軸ケーブル 21, 2 bに 3 C - 2 V あるいは 5 C - 2 V を用いた場合、一般に、減衰は 1 0 0 mにつき 3 ~ 6 dB程度である。これに対し、近年使用許可される周波数 80 0 MH: 程度の場合、 5 C - 2 V では 1 0 0 mにつき 2 5 dB、さらに 3 C - 2 V では 4 0 dB程度就衰される。このため、同軸ケーブル 21, 2 bは非常に太いものを用いなければならないので、非常に高価となる。

また、それぞれのアンテナ 3 1. 3 b 近傍に受信 ブースタを挿入することも考えられるが、一段の増幅では足りず、それぞれの系統に複数段設けな ければならず高価となる。

さらに、アンテナ 31、 3bの 近傍に それぞれ 周波数変換器を設け、 周波数を低下させることも 考えられるが、この 場合も、 2 つの 周波数変換器を設け、 2 本の 同軸ケーブル 21、 2bで 伝達する ため

高価となる問題を有している。

本発明は上記問題点に鑑みなされたもので、 信号の大きな減衰を防止できかつ安価にできるダ イバシティ受信装置を提供することを目的とする。 (発明の構成)

(課題を解決するための手段)

母を出力する出力手段とを具備したものである。 (作用)

(実施例)

以下、本発明のダイバシティ受信装置を図面を参照して説明する。なお、第1図に示す部分で、第2図に対応する部分には同一符号を付して説明する。

このたとえば 800 NH:の 信号を受信する受信部 1 は、コンバータ部 16 およびチューナ部 17にて 構成され、これらコンバータ部 16 とチューナ部 17と は 1 本の 同軸ケーブル 1 8にて接続されている。また、コンパータ 部 1 6は 2 本のアンテナ 3 1, 3 bの近傍に設けられ、これら 2 本のアンテナ 3 1, 3 bにそれぞれ同軸ケーブル 2 1, 2 bを介して接続されている。

そして、それぞれの同軸ケーブル21、2bには、800NH1の受信信号を増幅する高周波増幅器41、4bがそれぞれ接続され、これら高周波増幅器41、4bは、それぞれ第1の局部発振器51、5bとともにそれぞれ第1の周波数混合器61、6bに接続されている。

なお、第1の局部発振器 51. 5bおよび第1の周波数混合器 61. 6bにて、それぞれ第1の周波数変換手段としての第1の周波数変換部 2.1 、21bが構成され、一方の第1の局部発振器 51と他方の第1の局部発振器 51と他方の第1の局部発振器 50と他方の第1の局部発振器 50と他方の第1の局部発振器 50と後のWHIであり、それぞれ第1の周波数 混合器 61. 6bで 800 WHIの受信信号と混合され、それぞれ 40 WHI および 35 WHI の第1の中間周波の信号に変換される。

信号に変換される。また、一方の第1の局部発振器 5 1 の 7 6 0 M H : および一方の第2の局部発振器 8 1 の

29.3 MH: を加えた周波数189.3 MH:と、他方の第 1 の局部発振器 \$ bの16 5 MH:および他方の第2の局 部発振器 8 bの24.3 MH: を加えた周波数189.3 MH:と は等しくなっている。

また、第2の周波数変換部241、246は、それぞれ10.7 ЫН:の第2の中間周波を増幅する第2の中間周波増幅器101、106に接続され、これら第2の増幅器101、106は第2の中間周波を検波する検波手段としての検波器111、116に接続されている。

そして、これら検波器 111, 116 は、出力手段としてのアナログスイッチ 121, 126 に接続されるとともに、コンパレータ 13の入力端に接続され、コンパレータ 13の出力端は一方のアナログスイッチ 121 の制御入力端に接続されるとともに、インパータゲート141を介して他方のアナログにオッチ 126 の制御入力端に接続されている。また、コンパレータ 13とインバータゲート14にて選択手

また、第1の周波数変換部211.21bは、これら2つの信号を混合する混合手段としての混合器22に接続されている。そして、この混合器22は一本の同軸ケーブル18を介して、前記第1の周波数変換部211.21bで変換された35MHIと40MHIの信号とを分配する分配器23に接続されている。

また、分配器 23には、それぞれ 10 MH: および 35 MH: の中間周波の信号を増幅する第1の中間周波増幅器 1:, 16 が接続され、これら第1の中間周波増幅器 1:, 16は、それぞれ第2の局部発振器 8:, 8bとともにそれぞれ第2の周波数混合器 9:, 9bに接続されている。

なお、第2の局部発振器81、8bおよび第2の周波数混合器91、9bにて、それぞれ第2の周波数変換手段としての第2の周波数変換部241、24bが構成され、一方の第2の局部発振器81は29、3 NH:の信号を発振し、他方の第2の局部発振器8bは24、3MH:の信号を発振し、でカの第2の局部発振器8bは24、3MH:の信号を発振し、でれぞれ40MH:および35MH:の第1の中間周波の信号と混合され、それぞれ同一周波数の10.7MB:の第2の中間周波の

段25を構成している。

さらに、これらアナログスイッチ121 , 12b の出力端は、増幅器15に接続されている。

次に上記実施例の動作について説明する。

また、これら (ONH: および 35NH: の第1の中

間周波は、第1の中間周波増幅器 11, 1bでそれぞれ増幅される。

そして、 (ONE: の第1の中間周波は、一方の 第2の局部発振器81で発振された29.3148: の信号 と、一方の第2の周波数混合器タョで混合されて 10.7MH: の一方の第2の中間周波の信号が形成さ れ、35MH: の第2の中間周波の信号は、他方の第 2 の局部発振器 & b で発振された 2 4. 3 kH : の信号と、 他方の第2の周波数混合器 9 b で混合されて、一方 の第2の中間周波と同一周波数である10.7kH: の 他方の第2の中間周波の信号が形成される。そし て、これら第2の中間周波はそれぞれ第2の中間 周波増幅器101 , 10b で増幅され、それぞれ検波 器 1 1 1 1 1 1 1 1 で 検 波 さ れ 、 一 方 の 検 波 器 1 1 2 で 検 波された信号が強いときは、コンパレータ13はハ イレベル出力し、コンパレータ13の出力により、 一方のアナログスイッチ121 をオンし、インパー タゲート11を介したコンパレータ13の出力により 他方のアナログスイッチ12b をオフする。反対に、 他方の検波器11~で検波された借号が強いときは、

実施例を示すブロック図、第2図は従来例を示す ブロック図である。

31. 36・・アンテナ、111. 116・・検波手段としての検波器、121. 126・・出力手段としてのアナログスイッチ、211. 216・・第1の周波数変換手段としての第1の周波数変換部、22・・混合手段としての混合器、23・・分配手段としての分配器、24・・24・・第2の周波数変換手段としての第2の周波数変換部、25・・選択手段。

コンパレータ i 3 は ローレベル出力し、コンパレータ i 3 の出力により、一方のアナログスイッチ i 2 i をオフし、インパータゲート i 1 を介したコンパレータ i 3 の出力により他方のアナログスイッチ i 2 b をオンする。

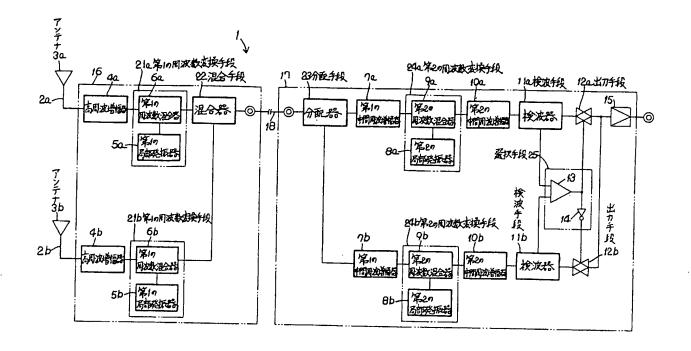
このようにして一方のアナログスイッチ 12b または他方のアナログスイッチ 12b から出力されたいずれかの強い信号を増幅器 15で増幅し出力する。

(発明の効果)

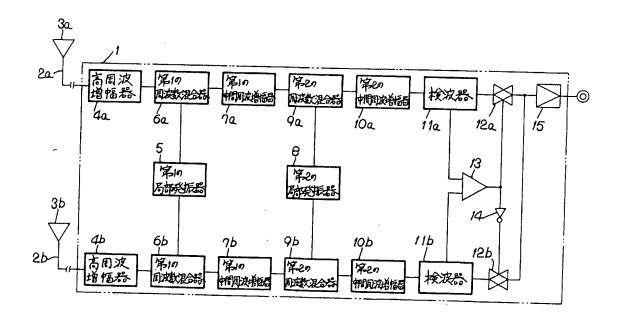
本発明によれば、それぞれ受信された信号を、第1の周波変換手段でそれぞれ異なる周波数に変換手段である。その後、分配手段で再び周波数毎に分配し、第2の周波数でである。の間は数に変換するようにといった。信号を伝送する線を一本にすることができるので、信号の大きな減衰を防止できかっていまる。

4. 図面の簡単な説明

第1図は本発明のダイバシティ受信装置の一



第1四



第2图